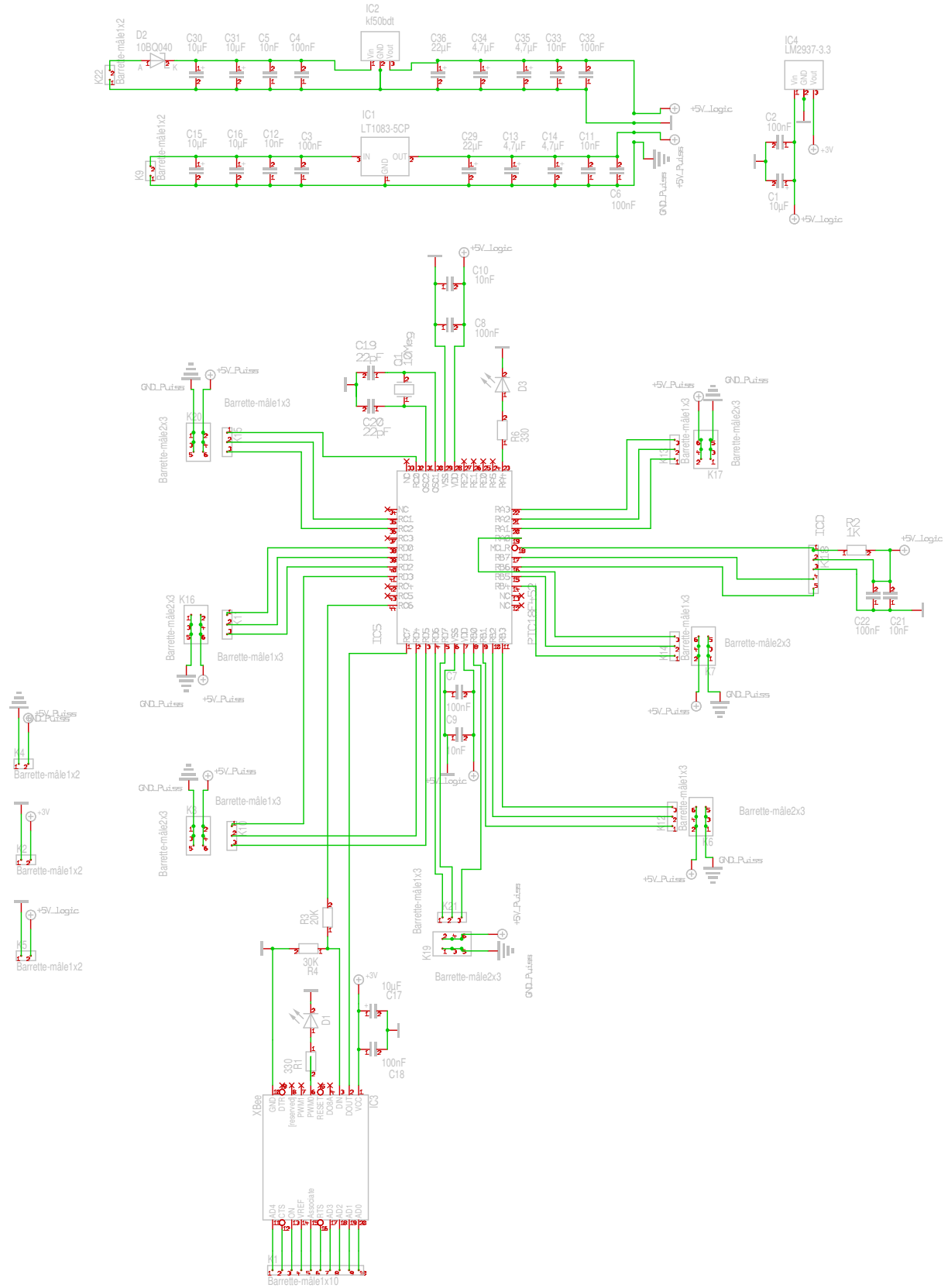
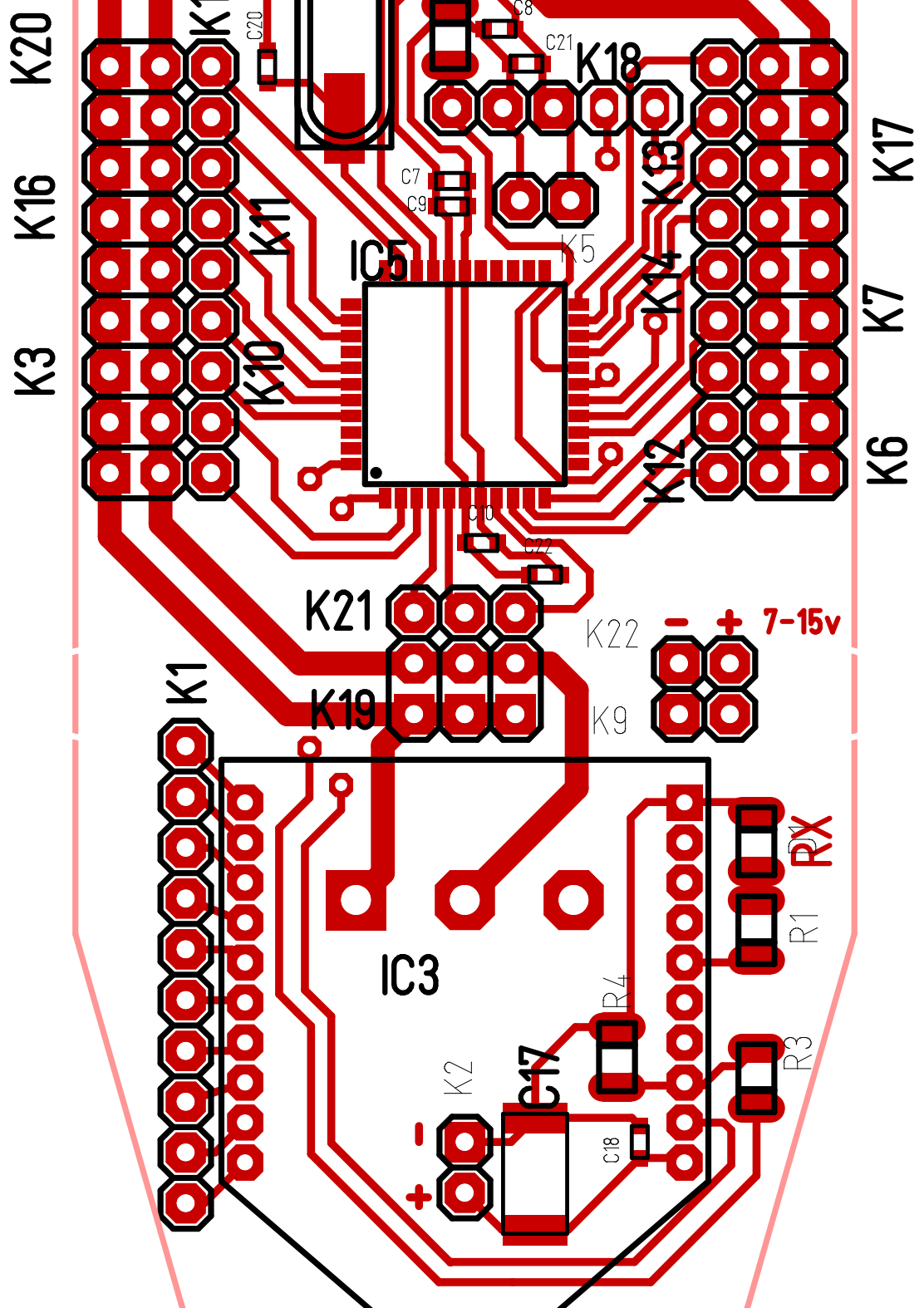


# Micro-Base MainBoard v1.0

## PCB



**µbase**  
main board v1.0



K3 K16 K20

K6 K7 K17

K1

K19 K21

K9 K22 - + 7-15v

IC3

IC5

01

K15

K18

K10 K11

K12 K13 K14

K2

C17

C18

R4

R1 RX

R3

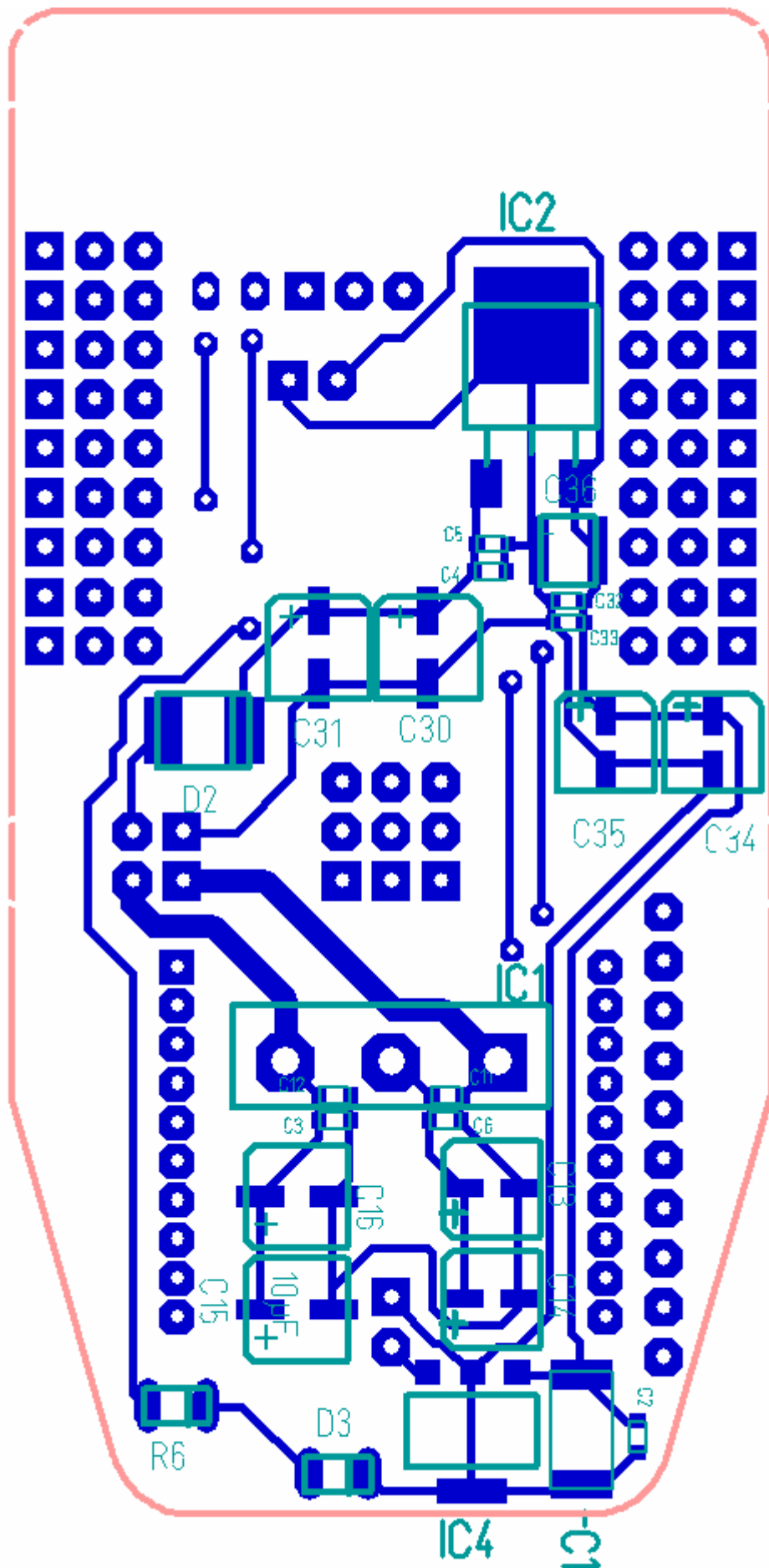
C7 C9

C10 C11

C20

C21

C8



Quantité	Designation	Valeur
2	C1,C17	10µF 25V tantal
4	C13,C14,C34,C35	4,7µF 35V chim
4	C15,C16,C30,C31	10µF 25V chim
2	C19,C20	22pF 50V ceram
9	C2,C3,C4,C6,C7,C8,C18,C22,C32	100nF 16V ceram
1	C36	22µF tantal
7	C5,C9,C10,C11,C12,C21,C33	10nF 50V ceram
2	D1,D3	KP-3216EC
1	D2	MBRS2040LT3G
1	IC1	LT1083-5CP
1	IC2	kf50bdt
1	IC4	LM2937-3.3
1	IC5	PIC18F452
2	Kxbee (1mm)	1x10 connecteurs
1	K1	1x10 connecteurs
7	K10,K11,K12,K13,K14,K15,K21 (1.54mm)	1x3 connecteurs
1	K18 (1.54mm)	1x5 connecteurs
4	K2,K5,K9,K22 (1.54mm)	1x2 connecteurs
7	K3,K6,K7,K16,K17,K19,K20 (1.54mm)	2x3 connecteurs
1	Q1	10MHz
2	R1,R6	330
1	R2	1K
1	R3	20K
1	R4	30K

# COMMUNICATION

- 9600 bauds.
- 8 bits.
- 1 bit de stop.
- Pas de parité.
- Pas de contrôle matériel.

La carte attend une trame de 23 octets :

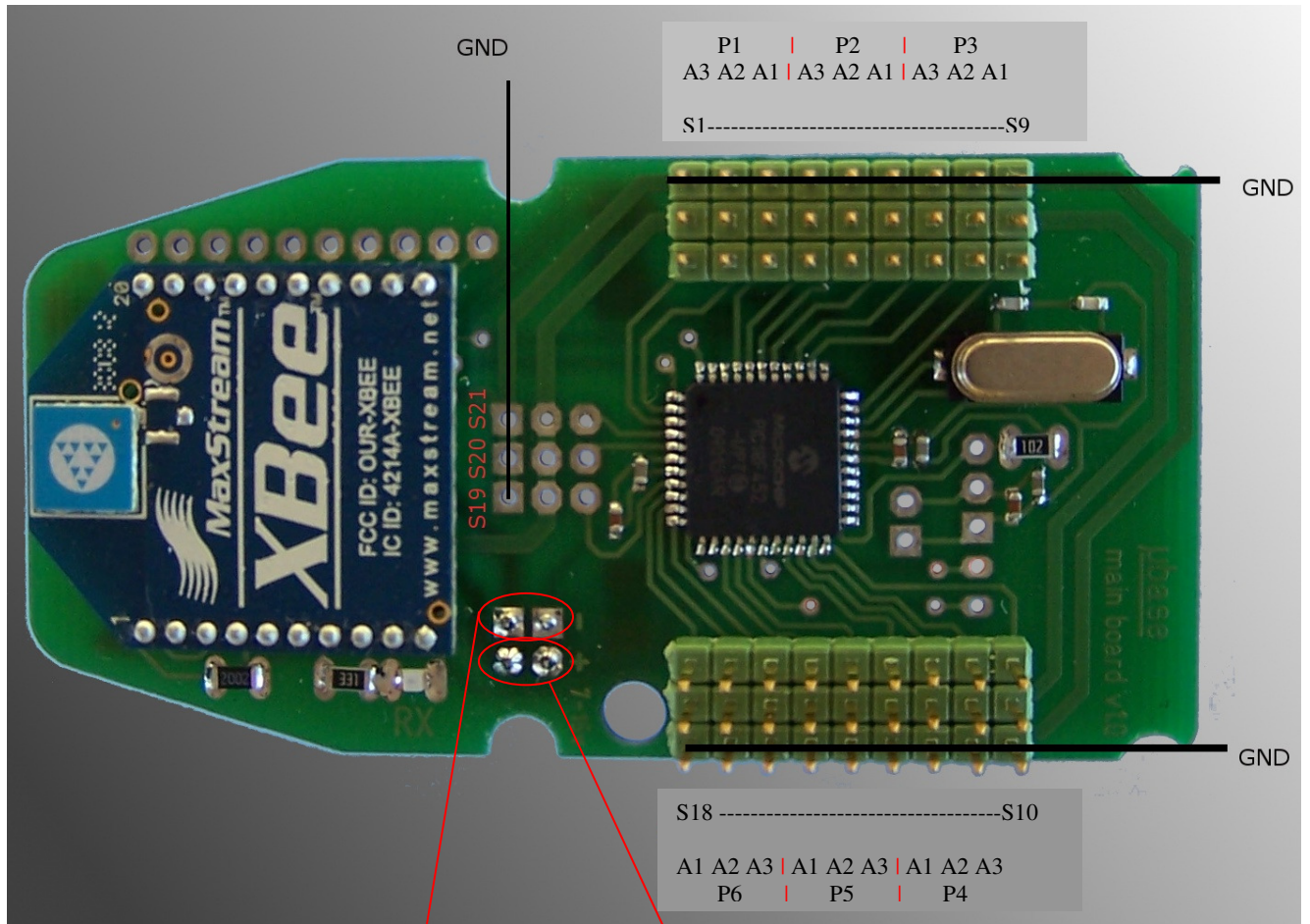
Le premier octet doit avoir la valeur 255.

Les octets 2 à 22 représentent la position des servos. Les valeurs autorisées vont de 1 à 254.

Le dernier octet est l'octet de vérification (résultat de la somme sur 8 bits des octets 2 à 22).

Numéro d'octet	Fonction
1	Début de trame (255)
2	S1
3	S2
4	S3
5	S4
6	S5
7	S6
8	S7
9	S8
10	S9
11	S10
12	S11
13	S12
14	S13
15	S14
16	S15
17	S16
18	S17
19	S18
20	S19
21	S20
22	S21
23	Vérification (S1+S2+...+S21)

# Brochage



Relier entre elles les deux pastilles de masse et les deux pastilles d'alimentation si une source d'alimentation unique est utilisée.